Intel SGX Grenzen/Limitierungen:

* Summe der maxHeapSizes aller Enclaves die aktuell im Speicher liegen darf ca. 90MB nicht überschreiten
* maxHeapSize **muss** zudem größer als 0x1000 sein (> 4kBit) -> eine Memorypage
* 4040 Byte ist maximale Größe die auf dem Heap allokiert werden kann bei 4096 Byte maxStackSize
* 56 Byte scheinen sich schon auf dem Heap zu befinden (bei 0x1000), 96 Byte bei 0x10000 (65536 Byte), auch bei höheren Stellen
* 96 Byte scheinen sich initial auf dem Heap zu befinden
* 168 Byte scheinen sich schon auf dem Stack zu befinden
* für Restriktionen innerhalb der Enclave siehe SGX Developers Guide p.27f
  + keine Syscalls, IO, dies muss in OCALLS geschehen (Enclave muss dazu in den unsicheren Bereich verlassen werden)
  + OS ist schließlich nicht Teil der Trusted Computing Base
  + keine mehreren Threads
* zusätzlicher Wrapper bei OCALLs stark empfohlen in trusted code
* Problem bei Kompressionsalgorithmen: Buffergrößen müssen immer ganz genau bekannt sein für EDL File (man muss einen konstanten Wert angeben, wieviel zB im out-Buffer landet, daher wir eine „Bulkverarbeitung“ von variablen Werten schwer umsetzbar)
* 2^28 Bit = 256 MB scheint jeweils die Maximalgröße des Heaps/Stacks im Simulator zu sein (online mal was von 1GB gelesen)
* auf echter Hardware kann die Summe aller Enclave Heaps wohl ca. 90 MB nicht überschreiten, zumindest bei Windows, aufgrund fehlendem Paging Support im EPC
  + das ist die maximale Größe des Enclave Page Caches (EPC), die Pages zu Enclaves zuordnet
* haben Stack und Heap beider Enclaves eine gewisse Grenze überschritten, kommt es zu merkwürdigem Verhalten (setze Maximalwert bei Stack und Heap)
* Test wievei Heap/Stack mehrere Enclaves zusammen ausreizen können